

جدول ۱- دروس جبرانی

ردیف	نام درس	تعداد واحد			تعداد ساعات			پیش نیاز / هم نیاز
		نظری	عملی	جمع	نظری	عملی	جمع	
۱	معماری کامپیوتر	۳	-	۳	۴۸	-	۴۸	-
۲	سیگنال ها و سیستم ها	۳	-	۳	۴۸	-	۴۸	-
۳	طراحی کامپیوتری سیستم های دیجیتال	۳	-	۳	۴۸	-	۴۸	-
<b>جمع کل</b>		<b>۹</b>	<b>-</b>	<b>۹</b>	<b>۱۴۴</b>	<b>-</b>	<b>۱۴۴</b>	<b>-</b>

جدول ۲- دروس تخصصی

ردیف	نام درس	تعداد واحد			تعداد ساعات			پیش نیاز / هم نیاز
		نظری	عملی	جمع	نظری	عملی	جمع	
۱	معماری کامپیوتر پیشرفته	۳	-	۳	۴۸	-	۴۸	-
<b>تمرکز مدارهای مجتمع</b>								
۱	طراحی سیستم های کم مصرف	۳	-	۳	۴۸	-	۴۸	-
۲	آزمون و آزمون پذیری	۳	-	۳	۴۸	-	۴۸	-
۳	طراحی سیستم های تحمل پذیر اشکال	۳	-	۳	۴۸	-	۴۸	-
۴	سنتر سیستم های دیجیتال	۳	-	۳	۴۸	-	۴۸	-
<b>جمع کل</b>		<b>۱۲</b>	<b>-</b>	<b>۱۲</b>	<b>۱۹۲</b>	<b>-</b>	<b>۱۹۲</b>	<b>-</b>
<b>تمرکز معماری</b>								
۱	سیستم های پردازش موازی	۳	-	۳	۴۸	-	۴۸	-
۲	سیستم های قابل بازپیکربندی	۳	-	۳	۴۸	-	۴۸	-
۳	معماری پردازنده های گرافیکی	۳	-	۳	۴۸	-	۴۸	-
۴	اینترنت اشیا صنعتی	۳	-	۳	۴۸	-	۴۸	-
<b>جمع کل</b>		<b>۱۲</b>	<b>-</b>	<b>۱۲</b>	<b>۱۹۲</b>	<b>-</b>	<b>۱۹۲</b>	<b>-</b>



جدول ۳- دروس اختیاری

ردیف	نام درس	تعداد واحد			تعداد ساعات			پیش نیاز / هم نیاز
		نظری	عملی	جمع	نظری	عملی	جمع	
<b>تمرکز مدارهای مجتمع</b>								
۱	سیستم های روی تراشه	۳	-	۳	۴۸	-	۴۸	-
۲	محاسبات کوانتومی	۳	-	۳	۴۸	-	۴۸	-
۳	پردازش سیگنال های دیجیتال	۳	-	۳	۴۸	-	۴۸	-
۴	مباحث ویژه در معماری کامپیوتر	۳	-	۳	۴۸	-	۴۸	-
۵	سمینار	۲	-	۲	۳۲	-	۳۲	-
<b>جمع کل</b>		۱۴	-	۱۴	۲۲۴	-	۲۲۴	-
<b>تمرکز معماری</b>								
۱	هوش مصنوعی در سیستم های نهفته	۳	-	۳	۴۸	-	۴۸	-
۲	طراحی سکوها های کامپیوتری صنعتی	۳	-	۳	۴۸	-	۴۸	-
۳	مباحث ویژه در معماری کامپیوتر	۳	-	۳	۴۸	-	۴۸	-
۴	پردازش سیگنال های دیجیتال	۳	-	۳	۴۸	-	۴۸	-
۵	سمینار	۲	-	۲	۳۲	-	۳۲	-
<b>جمع کل</b>		۱۴	-	۱۴	۲۲۴	-	۲۲۴	-

